

# ДП "КВАЗАР-ИС"

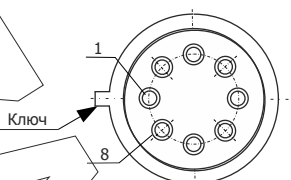
## ЭТИКЕТКА

Микросхемы  
544УД1А, 544УД1Б

Сокращенная маркировка  
544УД1А - УД1А или 544УД1А,  
544УД1Б - УД1Б или 544УД1Б

Полупроводниковые интегральные микросхемы 544УД1А, 544УД1Б представляют собой операционные дифференциальные усилители с высоким входным сопротивлением, предназначенные для работы в радиоэлектронной аппаратуре.

Схема расположения выводов



Масса микросхемы  
не более 1,4 г

### НАЗНАЧЕНИЕ ВЫВОДОВ МИКРОСХЕМЫ

Обозначение вывода	Наименование вывода	Обозначение вывода	Наименование вывода
1	Баланс	5	Не используется
2	Вход инвертирующий	6	Выход
3	Вход неинвертирующий	7	Напряжение питания +U <sub>cc1</sub>
4	Напряжение питания -U <sub>cc2</sub>	8	Баланс

### ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ ПРИ ТЕМПЕРАТУРЕ 25°C ± 10°C

Наименование параметра, единица измерения	Норма				Режим измерения		
	544УД1А		544УД1Б		U <sub>cc</sub> , В	R <sub>L</sub> , кОм	U <sub>o</sub> , В
	не менее	не более	не менее	не более			
Коэффициент усиления напряжения	100 000	-	100 000	-	±15	2	± 0,02
Напряжение смещения нуля, мВ	-	15	-	30			
Средний входной ток, нА	-	0,05	-	0,1			
Разность входных токов, нА	-	0,02	-	0,05			
Ток потребления, мА	-	3,5	-	3,5			
Максимальное выходное напряжение, В	10	-	10	-			

Содержание драгоценных металлов в расчете на 1000 штук микросхем

Содержание золота \_\_\_\_\_ г

Цветных металлов не содержится.

### СВЕДЕНИЯ О ПРИЕМКЕ

Микросхемы 544УД1А, 544УД1Б соответствуют техническим условиям БК0.347:040 ТУ.

Приняты по извещению № \_\_\_\_\_ от \_\_\_\_\_

дата

Место для  
штампа ОТК

Место для штампа  
представителя  
заказчика

Место для штампа "Перепроверка произведена \_\_\_\_\_"

дата

Приняты по извещению № \_\_\_\_\_ от \_\_\_\_\_

Дата

Место для  
штампа ОТК

Место для штампа  
Представителя  
заказчика